非一様な空間構造を自己生成する Volterra 反応拡散チップの開発

Analog Reaction-Diffusion Chip generating Inhomogeneous Spatial Patterns

with Diffusive Volterra Oscillating System

加藤 博武,浅井 哲也,雨宮 好仁

Kato Hiromu, Asai Tetsuya, and Amemiya Yoshihito

北海道大学 工学部

Department of Electrical Engineering, Hokkaido University

1. はじめに

反応拡散系に特徴的な性質の一つは、チューリング構 造に代表される非一様な空間構造の自己生成である。本 稿では、比較的弱い非線形性を持つ Volterra モデル (種の 競合や神経モデルの一つ)を用いて、そのような空間構 造をつくりだす集積回路 (反応拡散チップ)を構成する。 それによって、画像処理などの現実的な応用を目指す。

2. Volterra 反応拡散チップの構成

図1に Volterra 回路 (単位セル)[1] とその結合ネット ワーク (反応拡散チップ)の構成を示す。Volterra 回路 [図 1(a)]の内部電位 (u)が一つのセル [図 1(b)]の状態を表 す (u = 1:活動状態, u = 0:休止状態)。ネットワーク 中の i 番目のセルが、 u_{nb} および v_{nb} 端子を通して周囲 セル ($i \pm 1$ 番目)の出力を受けるようにすると、周囲セ ルの出力に応じてセルの平衡値 (u^* , v^*)が変化する (表 1)。たとえば、図 1(c)中の i 番目のセルが活動状態にな ると、 $i \pm 1$ 番目のセルの u_{nb} が1にセットされるため、 それらのセル回路の平衡値 (u^*)は0になる。この仕組 みによって、1 と0の規則的な縞状平衡パターンがネッ トワーク上に発生する [2]。

3. SPICE シミュレーション結果

表 1 の動作を確認するために、図 1(a) のセル回路のシ ミュレーションを行った。その時間応答例を図 2 に示す。 外部入力 (u_{nb} , v_{nb}) が (1, 0) のとき、(u^* , v^*) = (0, 1) と なり [図 2(a)]、(u_{nb} , v_{nb}) が (0, 1) のときは、(u^* , v^*) = (1, 0) となることが確認できた [図 2(b)]。

次いで、空間パターンの発生を確認するために、セル 回路を図1(c)のように結合してシミュレーションを行っ た(セル数:4,周期境界結合)。図3に、各セルの内部 電位の時間変化を示す[図4(a)に示す初期電位を各々の セルに与えた]。この例では、 $u_1 \ge u_3$ が、それらに隣 接するセルの初期値(u_2 および u_4)よりも大きい。した がって、隣接セルの電位($u_2 \ge u_4$)は、 $u_1 \ge u_3$ によっ て強く抑制される($u_2 \ge u_4$ が減少)。また、 $u_2 \ge u_4$ が 減少すると $u_1 \ge u_3$ は増加するので、ネットワークに 正のフィードバックが生じることになる。その結果、 u_1 $\ge u_3$ が活動, $u_2 \ge u_4$ が休止状態に落ち着く。この動 作をシミュレーションにより確認した[図4(b)]。

Volterra 反応拡散チップの構造を二次元に拡張しても、 その平衡電位分布は初期値に依存した縞状パターンにな る。その特徴を生かして、反応拡散チップを(画像復元 などの)情報処理に利用する。例えば、指紋画像の輝度 パターンに相当する電位を反応拡散チップに与えると、 指紋画像の修復処理に応用できる[3]。一般にこのよう な画像処理を行なうチップは回路規模が大きく、構成が 複雑である。Volterra 回路(とその結合ネットワーク)を 用いると、極めてシンプルな構成で縞構造を生成できる。このことは、Volterra反応拡散チップの画像情報処理における応用可能性を示唆している。

参考文献

- 加藤 他、"CMOS デバイスの非線形特性を利用した反応拡散シス テム—Wilson-Cowan 型回路と Lotka-Volterra 型回路,"信学技報 , NLP2000-81, pp. 15-22, 2000.
- [2] J. Jorné, "The diffusive Lotka-Volterra oscillating system," J.theor. Biol., Vol. 65, pp. 133-139, 1977.
- [3] H. Kato, T. Asai, and Y. Amemiya, "Reaction-Diffusion neuro chips : Analog CMOS implementation of locally coupled Wilson-Cowan oscillators," in Proc. of *the Fifth Int. Conf. on Cognitive and Neural Systems*, P2-41, 2001.

