

LSI省電力動作のための間欠スイッチ回路

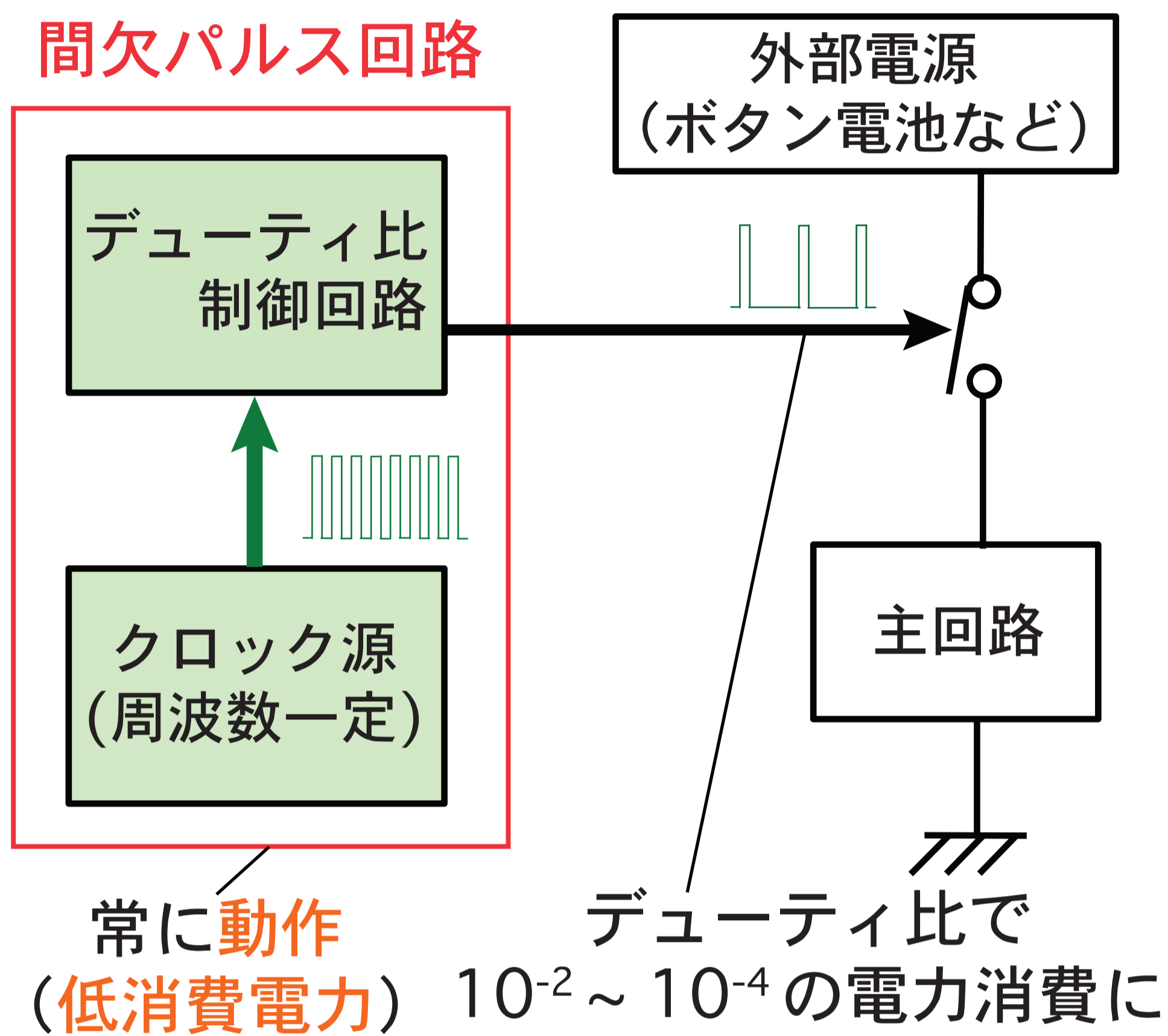
松下 拓道¹, 上野 憲一², 浅井 哲也¹, 雨宮 好仁¹

¹北海道大学大学院 情報科学研究科 情報エレクトロニクス専攻

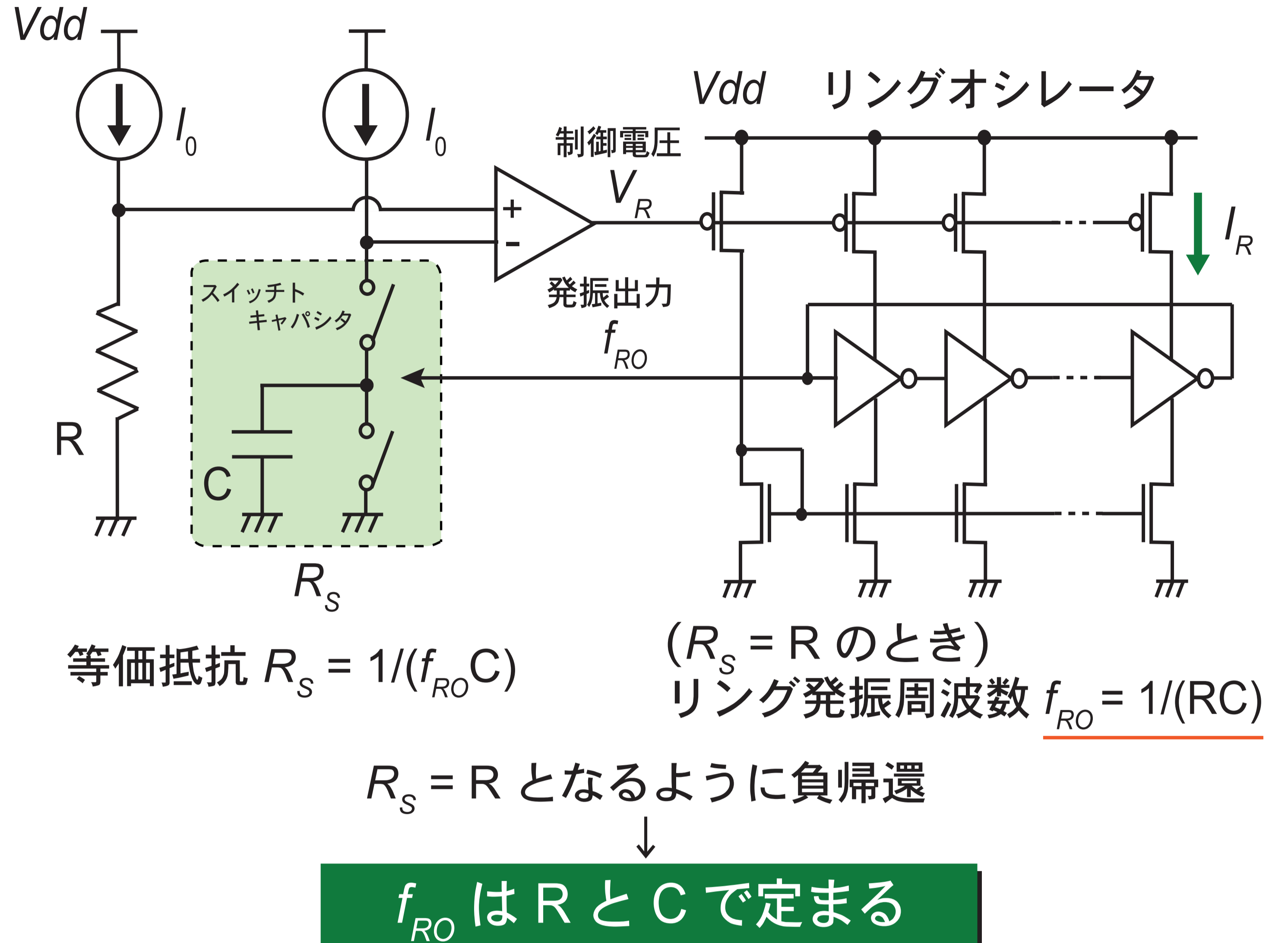
²アナログ・デバイスズ (株)

1. 背景・目的

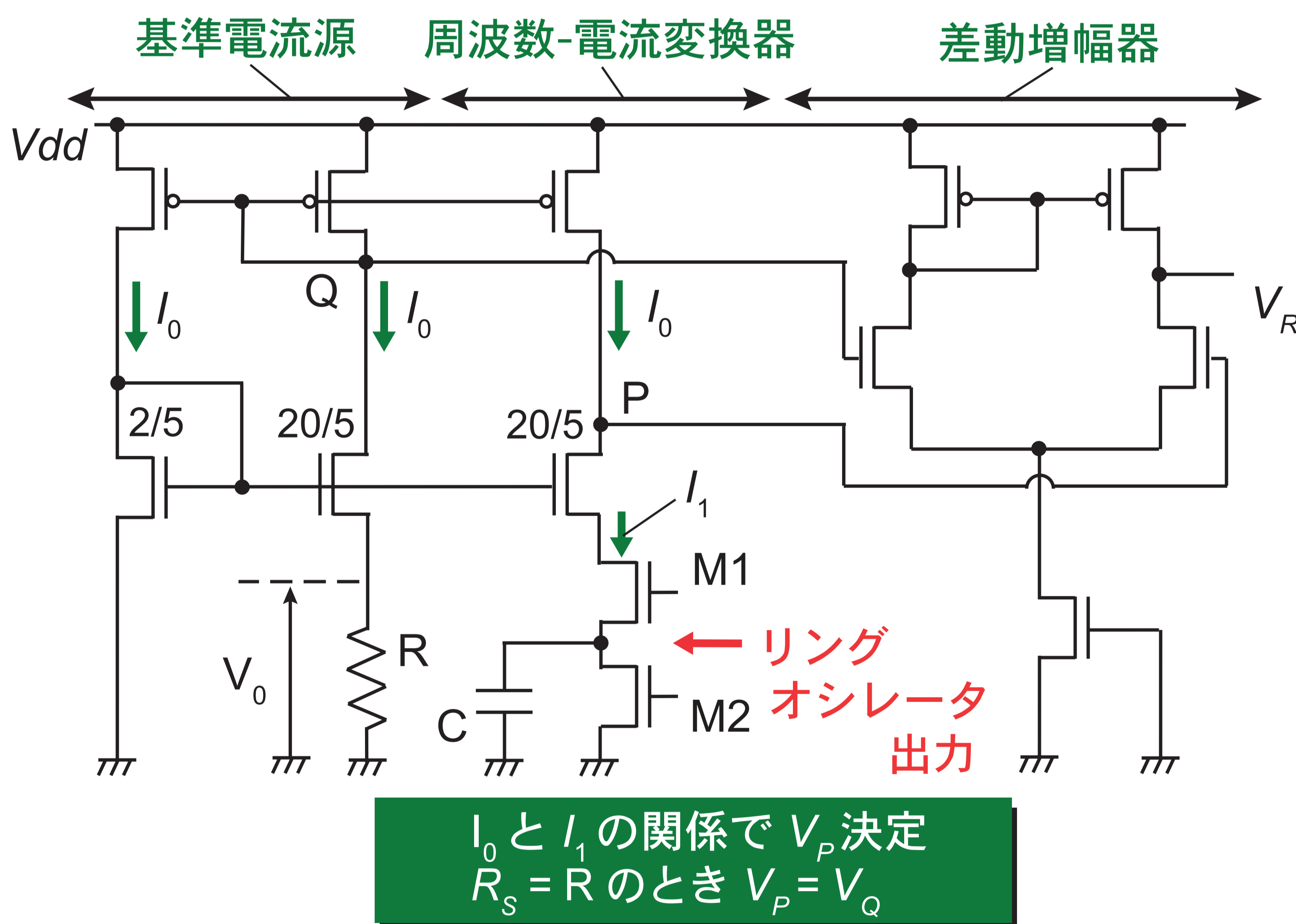
待機時の省電力化 ⇒ **間欠動作**
 低電力の間欠パルス回路が必要
 ⇒ **サブスレッショルド動作**を利用



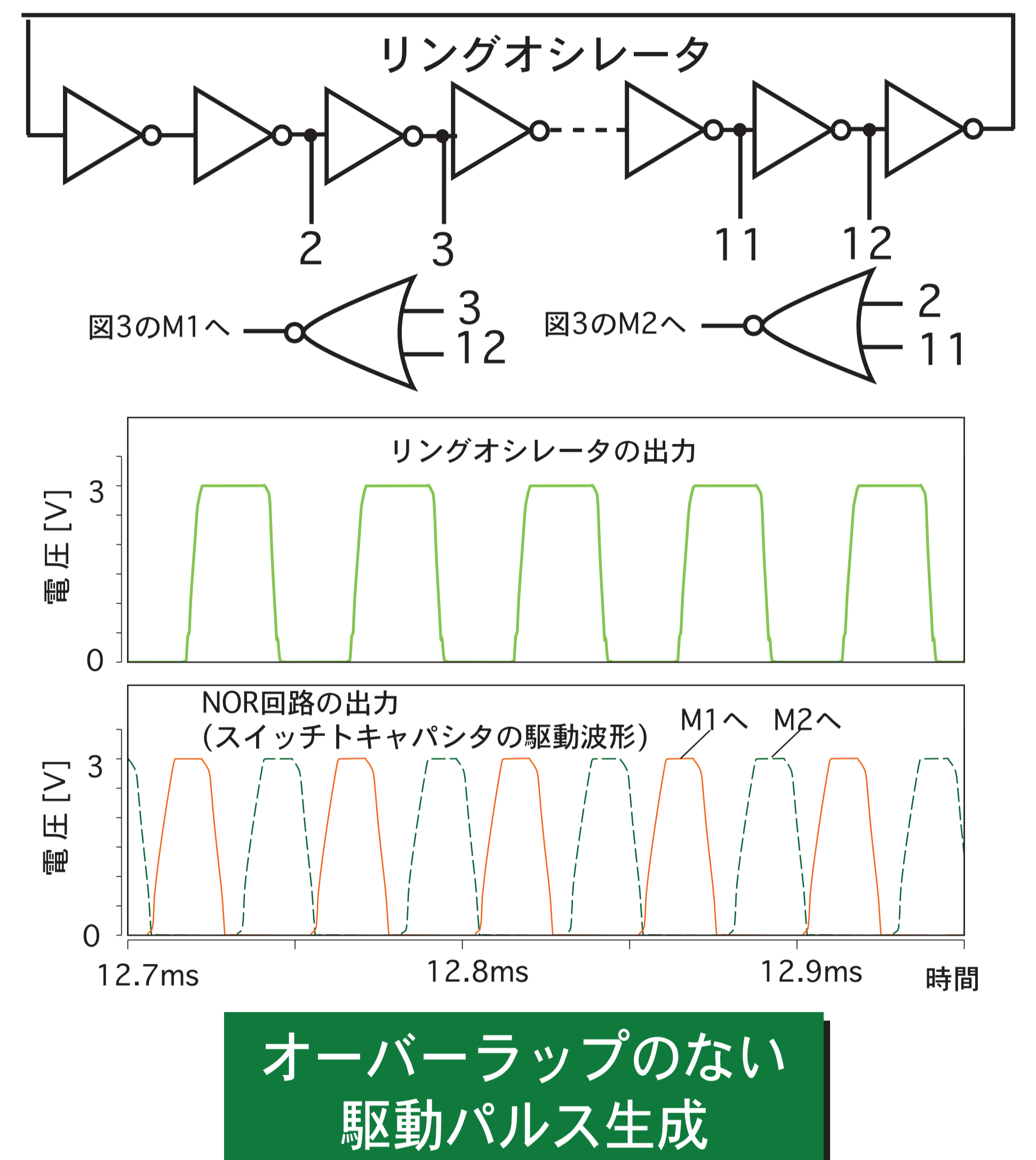
2. 周波数の設定方法



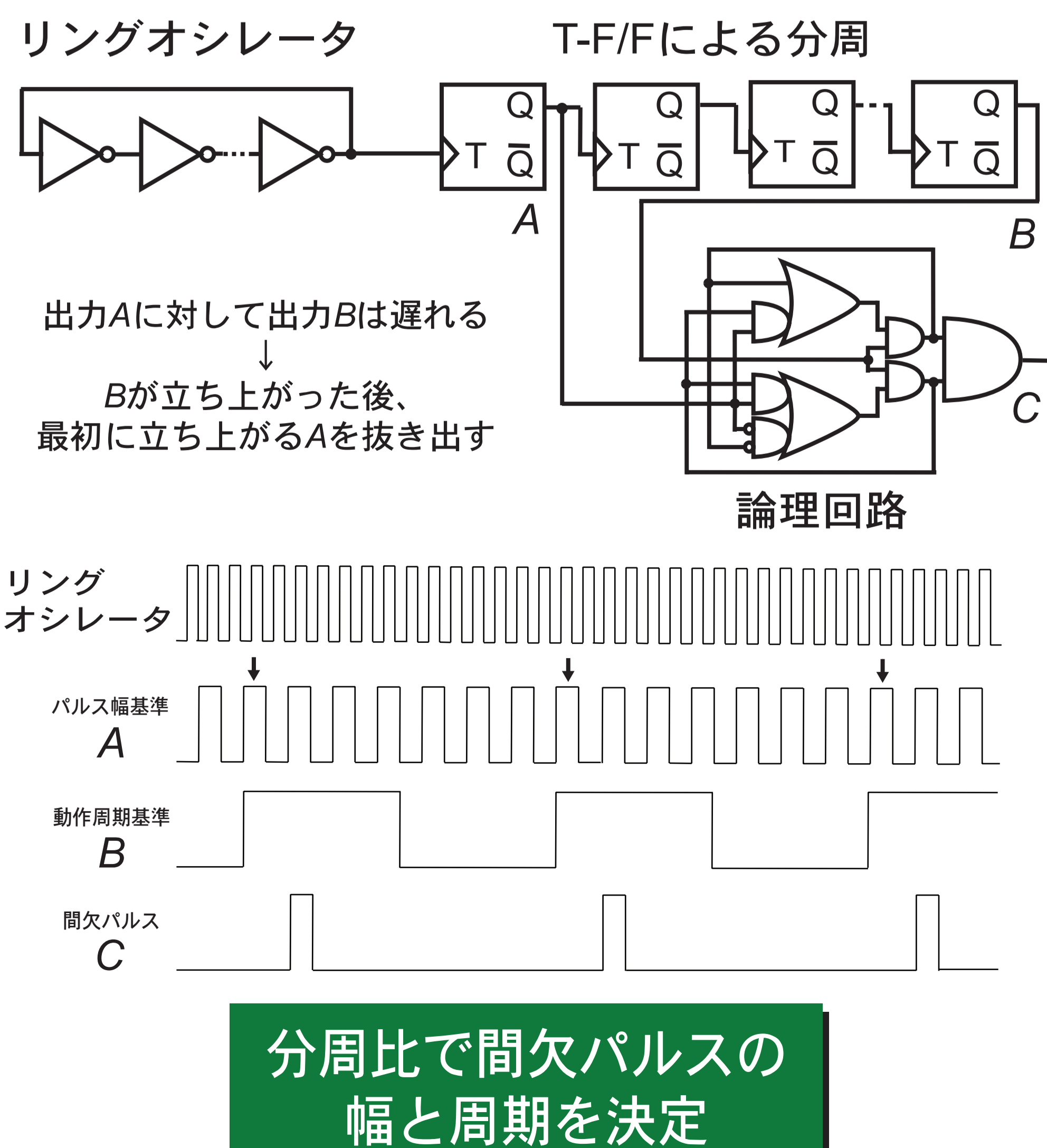
3. 周波数を設定する回路の構成



4. スイッチトキャパシタ駆動信号



5. 間欠パルスの生成



6. 回路動作 (シミュレーション例)

